

Operētājsistēmu inženierija, x86 arhitektūra

Kursu vada Leo Seļāvo

Plāns

- PC arhitektūra
- x86 instrukcijas
- gcc procedūru izsaukumi (calling conventions)
- PC emulācija

Datora sastāvdaļas

- an x86 CPU with registers, execution unit, and memory management
- CPU chip pins include address and data signals
- memory
- disk
- keyboard
- display
- other resources: BIOS ROM, clock, ...